

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Грובה Татьяна Анатольевна

Должность: и.о. декана факультета математики и компьютерных наук имени  
профессора Н.И. Червякова

Дата подписания: 19.06.2026 15:16:51

Уникальный программный ключ:

bd39d4208aa94cf4422feb787c81619d42de79a7

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ  
ФЕДЕРАЦИИ**

**Федеральное государственное автономное образовательное учреждение  
высшего образования**

**«СЕВЕРО-КАВКАЗСКИЙ ФЕДЕРАЛЬНЫЙ УНИВЕРСИТЕТ»**

**УТВЕРЖДАЮ**

Декан факультета

математики и компьютерных наук  
имени профессора Н.И. Червякова,  
кандидат физико-математических  
наук, доцент Грובה Т.А.

### **ФОНД ОЦЕНОЧНЫХ СРЕДСТВ**

По дисциплине

Машинно-ориентированные языки программирования

Направление подготовки/специальность 01.04.02 Прикладная математика и информатика

Направленность (профиль) Математическое моделирование

Форма обучения очная

Год начала обучения 2026

Реализуется в 1 семестре

## **Введение**

1. Назначение: ФОС предназначен для объективной оценки уровня сформированности компетенций.
  2. ФОС является приложением к программе дисциплины (модуля) «Машинно-ориентированные языки программирования»
  3. Разработчик Ионисян А.С., доцент кафедры математического моделирования.
  4. Проведена экспертиза ФОС.  
Члены экспертной группы:  
Председатель Ляхов П.А., зав. кафедрой математического моделирования  
Члены комиссии: Андрухив Л.В., доцент кафедры математического моделирования,  
Журавлева И.А., доцент кафедры математического моделирования.  
Представитель организации-работодателя Подопригора Н.Б., генеральный директор ООО «медицина ИТ»
- Экспертное заключение: ФОС по дисциплине позволяет оценить уровень сформированности компетенций. Приступить к апробации.
5. Срок действия ФОС определяется сроком реализации образовательной программы.

# 1. Описание критериев оценивания компетенции на различных этапах их формирования, описание шкал оценивания

| Компетенция (ии),<br>индикатор (ы)                                                                                                                                                                                                                                                                                                                                                                                                                                          | Уровни сформированности компетенции(ий),                                                                                                                                               |                                                                                                                                                                                                                                      |                                                                                                                                                                                         |                                                                                                                                                                                                                                            |
|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
|                                                                                                                                                                                                                                                                                                                                                                                                                                                                             | Минимальный<br>уровень не<br>достигнут<br>(Неудовлетво-<br>рительно)<br>2 балла                                                                                                        | Минимальн<br>ый уровень<br>(удовлетво-<br>рительно)<br>3 балла                                                                                                                                                                       | Средний<br>уровень<br>(хорошо)<br>4 балла                                                                                                                                               | Высокий<br>уровень<br>(отлично)<br>5 баллов                                                                                                                                                                                                |
| <i>Компетенция: ОПК-2</i>                                                                                                                                                                                                                                                                                                                                                                                                                                                   |                                                                                                                                                                                        |                                                                                                                                                                                                                                      |                                                                                                                                                                                         |                                                                                                                                                                                                                                            |
| Результаты<br>обучения по<br>дисциплине<br>(модулю):<br>Машинно-<br>ориентированные<br>языки<br>программирования<br><i>Индикатор ИД-1:</i><br>Студент изучит<br>архитектуру<br>современного<br>микропроцессора,<br>основные<br>мнемоники,<br>директивы и типы<br>данных<br>компилятора<br>NASM, структуру<br>программы на<br>языке NASM,<br>методы компиляции<br>и сборки<br>программы на<br>языке NASM,<br>технологии<br>структурного<br>программирования<br>на ассемблере | студент не<br>проявляет<br>знаний о<br>способах<br>приобретения<br>новых<br>профессиональн<br>ых знаний в<br>области<br>машинно-<br>ориентированн<br>ых языков<br>программирован<br>ия | у студента<br>имеются<br>начальные<br>знания о<br>способах<br>разработки<br>на<br>низкоуровне<br>вых<br>машинно-<br>ориентирова<br>нных языках<br>программир<br>ования и<br>приобретени<br>я новых<br>профессиона<br>льных<br>знаний | студент<br>уверенно<br>владеет<br>лекционным<br>материалом о<br>способах<br>приобретения<br>знаний и<br>разработки на<br>машинно-<br>ориентированн<br>ых языках<br>программирован<br>ия | студент<br>проявляет<br>всестороннее<br>владение<br>знаниями о<br>способах<br>приобретения<br>профессиональн<br>ых знаний и<br>разработки<br>компьютерных<br>программ на<br>машинно-<br>ориентированн<br>ых языках<br>программирован<br>ия |
| <i>Индикатор ИД-2:</i><br>Студент сможет<br>создавать<br>вычислительно<br>эффективные<br>программные<br>проекты на языке<br>NASM с<br>графическим<br>пользовательским<br>интерфейсом для                                                                                                                                                                                                                                                                                    | Не может<br>использовать<br>освоенные<br>технологии для<br>получения<br>знаний, не<br>способен<br>программироват<br>ь на машинно-<br>ориентированн<br>ых языках                        | может<br>использоват<br>ь освоенные<br>технологии<br>для<br>получения<br>знаний,<br>способен<br>разработать<br>простейшую<br>программу                                                                                               | может<br>использовать<br>освоенные<br>технологии для<br>получения<br>знаний,<br>способен к<br>разработке<br>простых<br>компьютерных<br>программ на                                      | может<br>использовать<br>любые<br>технологии для<br>получения<br>знаний,<br>способен к<br>разработке<br>любых видов<br>компьютерных<br>программ на                                                                                         |

|                                                                                                                                                                                                                                                                                                          |                                                                                                                                             |                                                                                                                                                                         |                                                                                                                                               |                                                                                                                                                                                        |
|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| решения задач прикладной математики и информатики (решение задачи внутренней и внешней сортировки на ассемблере, расчет сплайнов на ассемблере, выполнение операции свертки на ассемблере, фурье-анализ, фурье-синтез, быстрое преобразование фурье на ассемблере, вейвлет-преобразования на ассемблере, | программирован<br>ия                                                                                                                        | на машинно-ориентированном языке программирования                                                                                                                       | машинно-ориентированных языках программирования, но испытывает затруднения при разработке сложных проектов                                    | машинно-ориентированных языках программирования                                                                                                                                        |
| <i>Компетенция: ОПК-4</i>                                                                                                                                                                                                                                                                                |                                                                                                                                             |                                                                                                                                                                         |                                                                                                                                               |                                                                                                                                                                                        |
| <i>Индикатор ИД-1:</i><br>Студент изучит технику реализации базовых алгоритмических структур на ассемблере, методику работы с математическим сопроцессором на ассемблере, методику обработки массивов данных на ассемблере, методику обработка файлов на ассемблере                                      | студент не проявляет знаний о способах приобретения новых профессиональных знаний в области машинно-ориентированных языков программирования | у студента имеются начальные знания о способах разработки на низкоуровневых машинно-ориентированных языках программирования и приобретены новых профессиональных знаний | студент уверенно владеет лекционным материалом о способах приобретения знаний и разработки на машинно-ориентированных языках программирования | студент проявляет всестороннее владение знаниями о способах приобретения профессиональных знаний и разработки компьютерных программ на машинно-ориентированных языках программирования |
| <i>Индикатор ИД-2:</i><br>Студент сможет комбинировать и адаптировать существующие информационно-коммуникационные технологии для решения задач в                                                                                                                                                         | не способен к разработке программ на машинно-ориентированных языках программирования, не показывает                                         | может использовать освоенные технологии для получения знаний, способен разработать                                                                                      | может использовать освоенные технологии для получения знаний, способен к разработке простых                                                   | может использовать любые технологии для получения знаний, способен к разработке любых видов                                                                                            |

|                                                                                       |                                                  |                                                                        |                                                                                                                                     |                                                                          |
|---------------------------------------------------------------------------------------|--------------------------------------------------|------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------|
| области профессиональной деятельности с учетом требований информационной безопасности | навыков по самостоятельно му приобретению знаний | простейшую программу на машинно-ориентированном языке программирования | компьютерных программ на машинно-ориентированных языках программирования, но испытывает затруднения при разработке сложных проектов | компьютерных программ на машинно-ориентированных языках программирования |
|---------------------------------------------------------------------------------------|--------------------------------------------------|------------------------------------------------------------------------|-------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------|

Оценивание уровня сформированности компетенции по дисциплине осуществляется на основе «Положения о проведении текущего контроля успеваемости и промежуточной аттестации обучающихся по образовательным программам высшего образования - программам бакалавриата, программам специалитета, программам магистратуры - в федеральном государственном автономном образовательном учреждении высшего образования «Северо-Кавказский федеральный университет» в редакции.

## ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ПРОВЕРКИ УРОВНЯ СФОРМИРОВАННОСТИ КОМПЕТЕНЦИЙ

| Номер задания | Правильный ответ | Содержание вопроса                                                                                                                                                                                                           | Компетенция              |
|---------------|------------------|------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|               |                  | <b>Форма обучения - очная, Семестр - 1</b>                                                                                                                                                                                   |                          |
| 1.            | с                | Современный микропроцессор персонального компьютера, как правило:<br>а) 8-разрядный<br>б) 16-разрядный<br>с) 64-разрядный                                                                                                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 2.            | нанометровой     | Современный микропроцессор персонального компьютера, как правило, собран по _____ технологии (по размеру элементов) вставить слово                                                                                           | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 3.            | 16               | Машинный код микропроцессора x86 или x86_64, как правило, имеет вид последовательности _____-ичных чисел (вставить число)                                                                                                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 4.            | АЛУ              | Современный микропроцессор персонального компьютера, как правило, имеет встроенное арифметико-логическое устройство (_____) вставить сокращение на русском языке заглавными буквами.                                         | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 5.            | а                | Современный микропроцессор персонального компьютера, как правило, имеет встроенный<br>а) математический сопроцессор<br>б) арбитр доступа низкоскоростных устройств к шине данных<br>с) арбитр доступа AGP-шины к видеопамяти | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 6.            | 64               | В реальном режиме работы внутрисегментное смещение микропроцессора x86 позволяет адресовать _____ кб ОЗУ (вставить число)                                                                                                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 7.            | 16               | Реальный режим работы микропроцессора x86 _____-битный (вставить число)                                                                                                                                                      | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 8.            | 16               | Реальный режим работы микропроцессора x86_64 _____-битный (вставить число)                                                                                                                                                   | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 9.            | 80               | Математический сопроцессор x86-микропроцессора _____-битный (вставить число)                                                                                                                                                 | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|     |    |                                                                                                                   |                          |
|-----|----|-------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |    |                                                                                                                   |                          |
| 10. | 32 | Регистры микропроцессора x86<br>___-битные (вставить число)                                                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 11. | 64 | Регистры микропроцессора x86_64<br>___-битные (вставить число)                                                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 12. | 32 | Защищенный режим работы микропроцессора x86<br>___-битный (вставить число)                                        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 13. | 64 | Защищенный режим работы микропроцессора x86_64<br>___-битный (вставить число)                                     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 14. | 8  | Отечественный микропроцессор KP580BM80A имел разрядность<br>___ бит (вставить число)                              | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 15. | 8  | Зарубежный микропроцессор фирмы Zilog "Z80" имел разрядность<br>___ бит (вставить число)                          | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 16. | 16 | Зарубежный микропроцессор фирмы Intel "8086" имел разрядность<br>___ бит (вставить число)                         | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 17. | 32 | Зарубежный микропроцессор фирмы "80386" имел разрядность<br>___ бит (вставить число)                              | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 18. | 64 | Зарубежный микропроцессор фирмы Intel "Core 2DUO" имел разрядность<br>___ бит (вставить число)                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 19. | 64 | Отечественный микропроцессор фирмы МЦСТ "Эльбрус 2000" имел разрядность<br>___ бит (вставить число)               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 20. | а  | Производительность типичного микропроцессора персональной ЭВМ измеряется<br>в<br>а) ГигаФЛОПСах<br>б) ТераФЛОПСах | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|     |            |                                                                                                                                                           |                          |
|-----|------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |            | с) ПетаФЛОПСах                                                                                                                                            |                          |
| 21. | с          | Производительность суперЭВМ измеряется в<br>а) НаноФЛОПСах<br>б) ДекаФЛОПСах<br>с) ТераФЛОПСах                                                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 22. | 2048       | Если в эвм установлено 2 Гб ОЗУ, то в защищенном режиме работы микропроцессор x86 или x86_64 может адресовать _____ Мб ОЗУ (вставить число)               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 23. | с          | В защищенном режиме работы микропроцессор КР580ВМ80А может адресовать<br>а) 64кб ОЗУ<br>б) 1024Кб ОЗУ<br>с) КР580ВМ80А не имеет защищенного режима работы | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 24. | с          | В защищенном режиме работы микропроцессор Z80 может адресовать<br>а) 64кб ОЗУ<br>б) 1024Кб ОЗУ<br>с) Z80 не имеет защищенного режима работы               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 25. | с          | В защищенном режиме работы микропроцессор i8086 может адресовать<br>а) 64кб ОЗУ<br>б) 1024Кб ОЗУ<br>с) i8086 не имеет защищенного режима работы           | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 26. | 1          | микропроцессор i8086 максимально мог адресовать (с учетом линии A80) _____ Мб ОЗУ (вставить число)                                                        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 27. | 16         | микропроцессор i80286 максимально мог адресовать _____ Мб ОЗУ (вставить число)                                                                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 28. | исключение | Ошибка "деление на нуль", в современном микропроцессоре, как правило, возбуждает _____ (вставить слово)                                                   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 29. | прерывание | Периодический сигнал от таймера, в современном микропроцессоре, как правило, возбуждает _____ (вставить слово)                                            | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 30. | прерывание | Сигнал от контроллера порта ввода-вывода, в современном микропроцессоре, как правило, возбуждает _____ (вставить слово)                                   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 31. | а          | Регистры микропроцессора x86 - это быстродействующие области памяти                                                                                       | ИД-1 ОПК-4               |



|     |    |                                                                                                                                                                                 |                          |
|-----|----|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |    | а) внутри микропроцессора<br>б) между микропроцессором и внешней ОЗУ<br>с) внутри контроллера ОЗУ                                                                               | ИД-2 ОПК-4               |
| 32. | б  | Регистры микропроцессора x86 предназначены для хранения:<br>а) нескольких килобайт данных<br>б) нескольких байт данных<br>с) информация в регистрах микропроцессора не хранится | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 33. | 32 | EAX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 34. | 32 | EBX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 35. | 32 | ECX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 36. | 32 | EDX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 37. | 32 | ESP - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 38. | 32 | EBP - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 39. | 32 | EFLAGS - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                            | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 40. | 16 | AX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 41. | 16 | BX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 42. | 16 | CX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 43. | 16 | DX - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 44. | 16 | SP - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 45. | 16 | BP - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 46. | 16 | FLAGS - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                             | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |

|     |    |                                                                         |                          |
|-----|----|-------------------------------------------------------------------------|--------------------------|
| 47. | 64 | RAX - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 48. | 64 | RBX - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 49. | 64 | RCX - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 50. | 64 | RDX - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 51. | 64 | RSP - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 52. | 64 | RBP - ____-разрядный регистр микропроцессора x86_64 (вставить число)    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 53. | 64 | RFLAGS - ____-разрядный регистр микропроцессора x86_64 (вставить число) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 54. | 8  | AL - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 55. | 8  | BL - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 56. | 8  | CL - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 57. | 8  | DL - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 58. | 8  | AH - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 59. | 8  | BH - ____-разрядный регистр микропроцессора x86 (вставить число)        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|     |                                                |                                                                                                                                                                                                                                                           |                          |
|-----|------------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
| 60. | 8                                              | СН - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                                                                                          | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 61. | 8                                              | ДН - ____-разрядный регистр микропроцессора x86 (вставить число)                                                                                                                                                                                          | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 62. | а                                              | Кэш микропроцессора x86 - это быстродействующая область памяти, как правило:<br>а) внутри микропроцессора<br>б) между микропроцессором и внешней ОЗУ<br>с) внутри контроллера ОЗУ                                                                         | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 63. | а                                              | Кэш микропроцессора x86 предназначен для хранения:<br>а) нескольких килобайт данных<br>б) нескольких байт данных<br>с) информация в кэше микропроцессора не хранится                                                                                      | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 64. | целочисленные типы данных                      | Арифметико-логическое устройство микропроцессора x86 обрабатывает «целочисленные типы данных» или «числа с плавающей точкой»? _____ (впечатать правильный вариант без кавычек)                                                                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 65. | числа с плавающей точкой                       | Математический сопроцессор микропроцессора x86 обрабатывает «целочисленные типы данных» или «числа с плавающей точкой»? _____ (впечатать правильный вариант без кавычек)                                                                                  | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 66. | стеке                                          | Данные в математическом сопроцессоре микропроцессора x86 хранятся в «стеке», «очереди» или «дэке»? _____ (впечатать правильный вариант без кавычек)                                                                                                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 67. | ассемблер                                      | Мнемонический язык для обозначения инструкций микропроцессора называется _____ (впечатать слово с маленькой буквы)                                                                                                                                        | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 68. | вычисления значений тригонометрических функции | Математический сопроцессор современного микропроцессора более предназначен для «вычисления значений тригонометрических функции», «обработки мультимедийной информации» «обработки текстовой информации»? _____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|     |                                                                      |                                                                                                                                                                                                                                                                                        |                          |
|-----|----------------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
| 69. | обработки<br>мультимедийной<br>информации                            | Технология MMX современного микропроцессора более предназначена для<br>«вычисления значений тригонометрических функции»,<br>«обработки мультимедийной информации»<br>«обработки текстовой информации»?<br><u>(впечатать правильный вариант без кавычек)</u>                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 70. | распараллеливания<br>вычислений над<br>регистрами<br>микропроцессора | Технология SSE современного микропроцессора более предназначена для<br>«вычисления значений тригонометрических функции»<br>«обработки мультимедийной информации»<br>«распараллеливания вычислений над регистрами микропроцессора»<br><u>(впечатать правильный вариант без кавычек)</u> | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 71. | целочисленные типы<br>данных                                         | Технология MMX современного микропроцессора позволяет обрабатывать<br>«целочисленные типы данных»<br>«числа с плавающей точкой»<br>«только неотрицательные целые числа»<br><u>(впечатать правильный вариант без кавычек)</u>                                                           | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 72. | числа с плавающей<br>точкой                                          | Технология SSE современного микропроцессора позволяет обрабатывать<br>«целочисленные типы данных»<br>«числа с плавающей точкой»<br>«только неотрицательные целые числа»<br><u>(впечатать правильный вариант без кавычек)</u>                                                           | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 73. | a                                                                    | Регистры MMX-команд микропроцессора x86 обозначаются<br>a) MM0-MM7<br>b) XMM0-XMM7<br>c) ST0-ST7                                                                                                                                                                                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 74. | b                                                                    | Регистры SSE-команд микропроцессора x86 обозначаются<br>a) MM0-MM7<br>b) XMM0-XMM7<br>c) ST0-ST7                                                                                                                                                                                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 75. | c                                                                    | Регистры FPU-команд микропроцессора x86 обозначаются<br>a) MM0-MM7<br>b) XMM0-XMM7<br>c) ST0-ST7                                                                                                                                                                                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 76. | MOV                                                                  | Мнемоника пересылки данных микропроцессора x86, x86_64                                                                                                                                                                                                                                 | ИД-1 ОПК-2               |

|     |      |                                                                                                                                                        |                          |
|-----|------|--------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |      | «MOV», «ADD», «AND»<br>_____ (впечатать правильный вариант без кавычек)                                                                                | ИД-2 ОПК-2               |
| 77. | POP  | Мнемоника пересылки данных микропроцессора x86, x86_64<br>«POP», «SUB», «OR»<br>_____ (впечатать правильный вариант без кавычек)                       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 78. | PUSH | Мнемоника пересылки данных микропроцессора x86, x86_64<br>«PUSH», «MUL», «XOR»<br>_____ (впечатать правильный вариант без кавычек)                     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 79. | LEA  | Мнемоника загрузки эффективного адреса операнда микропроцессора x86, x86_64<br>«LEA», «DIV», «NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 80. | AND  | Мнемоника логической операции микропроцессора x86, x86_64<br>«MOV»<br>«ADD»<br>«AND»<br>_____ (впечатать правильный вариант без кавычек)               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 81. | OR   | Мнемоника логической операции микропроцессора x86, x86_64<br>«POP»<br>«SUB»<br>«OR»<br>_____ (впечатать правильный вариант без кавычек)                | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 82. | XOR  | Мнемоника логической операции микропроцессора x86, x86_64<br>«PUSH»<br>«MUL»<br>«XOR»<br>_____ (впечатать правильный вариант без кавычек)              | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 83. | NOT  | Мнемоника логической операции микропроцессора x86, x86_64<br>«LEA»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 84. | ADD  | Мнемоника арифметической операции микропроцессора x86, x86_64                                                                                          | ИД-1 ОПК-4               |

|     |       |                                                                                                                                               |                          |
|-----|-------|-----------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |       | «MOV»<br>«ADD»<br>«AND»<br>_____ (впечатать правильный вариант без кавычек)                                                                   | ИД-2 ОПК-4               |
| 85. | SUB   | Мнемоника арифметической операции микропроцессора x86, x86_64<br>«POP»<br>«SUB»<br>«OR»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 86. | MUL   | Мнемоника арифметической операции микропроцессора x86, x86_64<br>«PUSH»<br>«MUL»<br>«XOR»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 87. | DIV   | Мнемоника арифметической операции микропроцессора x86, x86_64<br>«LEA»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 88. | POP   | Мнемоника стековой операции микропроцессора x86, x86_64<br>«POP»<br>«SUB»<br>«OR»<br>_____ (впечатать правильный вариант без кавычек)         | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 89. | PUSH  | Мнемоника стековой операции микропроцессора x86, x86_64<br>«PUSH»<br>«MUL»<br>«XOR»<br>_____ (впечатать правильный вариант без кавычек)       | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 90. | PUSHF | Мнемоника стековой операции микропроцессора x86, x86_64<br>«PUSHF»<br>«DIV»<br>«NOT»                                                          | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |

|     |       |                                                                                                                                           |                          |
|-----|-------|-------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|     |       | _____ (впечатать правильный вариант без кавычек)                                                                                          |                          |
| 91. | POPF  | Мнемоника стековой операции микропроцессора x86, x86_64<br>«POPF»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 92. | PUSHA | Мнемоника стековой операции микропроцессора x86, x86_64<br>«PUSHA»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 93. | POPA  | Мнемоника стековой операции микропроцессора x86, x86_64<br>«POPA»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 94. | JMP   | Мнемоника передачи управления микропроцессора x86, x86_64<br>«MOV»<br>«JMP»<br>«AND»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 95. | JF    | Мнемоника передачи управления микропроцессора x86, x86_64<br>«POP»<br>«JE»<br>«OR»<br>_____ (впечатать правильный вариант без кавычек)    | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 96. | JNF   | Мнемоника передачи управления микропроцессора x86, x86_64<br>«PUSH»<br>«JNE»<br>«XOR»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 97. | JA    | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»                                                                        | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |

|      |     |                                                                                                                                          |                          |
|------|-----|------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |     | «JA»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)                                                                        |                          |
| 98.  | JNA | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNA»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 99.  | JB  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JB»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 100. | JNB | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNB»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 101. | JC  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JC»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 102. | JNC | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNC»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 103. | JG  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JG»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |



|      |      |                                                                                                                                           |                          |
|------|------|-------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
| 104. | JNG  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNG»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 105. | JL   | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JL»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 106. | JNL  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNL»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 107. | JNLE | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNLE»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 108. | JNGE | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNGE»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 109. | JLE  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JLE»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 110. | JGE  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JGE»                                                               | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |

|      |      |                                                                                                                                                    |                          |
|------|------|----------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |      | «NOT»<br>_____ (впечатать правильный вариант без кавычек)                                                                                          |                          |
| 111. | JS   | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JS»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)            | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 112. | JNS  | Мнемоника передачи управления микропроцессора x86, x86_64<br>«LEA»<br>«JNS»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)           | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 113. | FLD  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FLD»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 114. | FST  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FST»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 115. | FABS | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FABS»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 116. | FADD | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FADD»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 117. | FSUB | Мнемоника математического сопроцессора микропроцессора x86, x86_64                                                                                 | ИД-1 ОПК-4               |

|      |       |                                                                                                                                                     |                          |
|------|-------|-----------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |       | «FSUB»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)                                                                        | ИД-2 ОПК-4               |
| 118. | FDIV  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FDIV»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 119. | FMUL  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FMUL»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 120. | FPREM | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FPREM»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 121. | FSQRT | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FSQRT»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 122. | FSIN  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FSIN»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |
| 123. | FCOS  | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FCOS»<br>«DIV»<br>«NOT»                                                      | ИД-1 ОПК-4<br>ИД-2 ОПК-4 |

|      |         |                                                                                                                                                       |                          |
|------|---------|-------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |         | _____ (впечатать правильный вариант без кавычек)                                                                                                      |                          |
| 124. | FNOP    | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FNOP»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 125. | FSINCOS | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FSINCOS»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 126. | FINIT   | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FINIT»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 127. | FWAIT   | Мнемоника математического сопроцессора микропроцессора x86, x86_64<br>«FWAIT»<br>«DIV»<br>«NOT»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 128. | CALL    | Мнемоника вызова подпрограммы микропроцессора x86, x86_64<br>«RET»<br>«CALL»<br>«POP»<br>_____ (впечатать правильный вариант без кавычек)             | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 129. | RET     | Мнемоника возврата из подпрограммы микропроцессора x86, x86_64<br>«RET»<br>«CALL»<br>«PUSH»<br>_____ (впечатать правильный вариант без кавычек)       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 130. | IN      | Мнемоника получения данных из порта ввода микропроцессора x86, x86_64<br>«IN»                                                                         | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|      |     |                                                                                                                                                   |                          |
|------|-----|---------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |     | «OUT»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)                                                                                |                          |
| 131. | OUT | Мнемоника отправки данных в порт вывода микропроцессора x86, x86_64<br>«IN»<br>«OUT»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 132. | INT | Мнемоника обслуживания прерывания микропроцессора x86, x86_64<br>«IN»<br>«INT»<br>«OUT»<br>_____ (впечатать правильный вариант без кавычек)       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 133. | INC | Мнемоника увеличения на 1 операнда микропроцессора x86, x86_64<br>«INC»<br>«DEC»<br>«SUB»<br>_____ (впечатать правильный вариант без кавычек)     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 134. | DEC | Мнемоника уменьшения на 1 операнда микропроцессора x86, x86_64<br>«INC»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 135. | SHL | Мнемоника битового сдвига микропроцессора x86, x86_64<br>«SHL»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)              | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 136. | SHR | Мнемоника битового сдвига микропроцессора x86, x86_64<br>«SHR»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)              | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|      |                                |                                                                                                                                                               |                          |
|------|--------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
| 137. | LOOP                           | Мнемоника поддержки циклических конструкций микропроцессора x86, x86_64<br>«LOOP»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)       | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 138. | LOOPE                          | Мнемоника поддержки циклических конструкций микропроцессора x86, x86_64<br>«LOOPE»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)      | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 139. | LOOPNE                         | Мнемоника поддержки циклических конструкций микропроцессора x86, x86_64<br>«LOOPNE»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 140. | LOOPNZ                         | Мнемоника поддержки циклических конструкций микропроцессора x86, x86_64<br>«LOOPNZ»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 141. | LOOPZ                          | Мнемоника поддержки циклических конструкций микропроцессора x86, x86_64<br>«LOOPZ»<br>«DEC»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек)      | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 142. | CMP                            | Мнемоника поддержки операции сравнения операндов микропроцессора x86, x86_64<br>«LOOPZ»<br>«CMP»<br>«ADD»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 143. | промежуточный<br>объектный код | Компилятор ассемблера x86 создает<br>«промежуточный объектный код»                                                                                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|      |                                            |                                                                                                                                                                                                                                   |                          |
|------|--------------------------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |                                            | «готовый к запуску бинарный файл»<br>«программу на языке Си»<br>_____ (впечатать правильный вариант без кавычек)                                                                                                                  |                          |
| 144. | готовый к запуску<br>бинарный файл         | "Сборщик" ассемблера x86 создает<br>«промежуточный объектный код»<br>«готовый к запуску бинарный файл»<br>«программу на языке Си»<br>_____ (впечатать правильный вариант без кавычек)                                             | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 145. | управляют процессом<br>компиляции и сборки | Директивы ассемблера x86<br>«управляют процессом компиляции и сборки»<br>«транслируются в машинный код»<br>«предназначены для комментирования блоков кода»<br>_____ (впечатать правильный вариант без кавычек)                    | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 146. | и внутри и снаружи<br>текущего модуля      | Экспортируемые символы ассемблера видны<br>«только внутри текущего модуля»<br>«только извне текущего модуля»<br>«и внутри и снаружи текущего модуля»<br>_____ (впечатать правильный вариант без кавычек)                          | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 147. | глобальные<br>переменные программы         | В сегменте данных ассемблерного кода, как правило, хранятся<br>«машинные коды управления программой»<br>«глобальные переменные программы»<br>«локальные переменные программы»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 148. | локальные<br>переменные программы          | В сегменте стека ассемблерного кода, как правило, хранятся<br>«машинные коды управления программой»<br>«глобальные переменные программы»<br>«локальные переменные программы»<br>_____ (впечатать правильный вариант без кавычек)  | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 149. | машинные коды<br>управления программой     | В сегменте кода ассемблерного кода, как правило, хранятся<br>«машинные коды управления программой»<br>«глобальные переменные программы»<br>«локальные переменные программы»<br>_____ (впечатать правильный вариант без кавычек)   | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|      |                               |                                                                                                                                                                                                                                 |                          |
|------|-------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
| 150. | Makefile                      | Для автоматизации процессов компиляции и сборки программ на языке ассемблера, как правило, создают отдельный<br>“Makefile”<br>“asm - файл»<br>“obj - файл»<br>_____ (впечатать правильный вариант без кавычек)                  | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 151. | регистры                      | Самая быстрая передача аргументов в подпрограмму на ассемблере осуществляется через<br>«стек»<br>«регистры»<br>«порты ввода-вывода»<br>_____ (впечатать правильный вариант без кавычек)                                         | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 152. | регистр EAX                   | Самый быстрый возврат вычисленного подпрограммой на ассемблере значения осуществляется через<br>«стек»<br>«регистр EAX»<br>«порты ввода-вывода»<br>_____ (впечатать правильный вариант без кавычек)                             | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 153. | указатель на структуру данных | Возврат нескольких вычисленных подпрограммой на ассемблере значений осуществляется, как правило, через<br>«стек»<br>«указатель на структуру данных»<br>«порты ввода-вывода»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 154. | указатель на структуру данных | Передача большого числа аргументов в подпрограмму на ассемблере осуществляется, как правило, через<br>«стек»<br>«указатель на структуру данных»<br>«порты ввода-вывода»<br>_____ (впечатать правильный вариант без кавычек)     | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 155. | плохим тоном программирования | Передача большого числа аргументов в подпрограмму на ассемблере через сегмент данных является<br>«хорошим тоном программирования»                                                                                               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |



|      |                                            |                                                                                                                                                                                                                                                                                                                    |                          |
|------|--------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------|
|      |                                            | «плохим тоном программирования»<br>«запрещено в языках ассемблера»<br>_____ (впечатать правильный вариант без кавычек)                                                                                                                                                                                             |                          |
| 156. | плохим тоном<br>программирования           | Использование большого количества команд JMP на ассемблере является<br>«хорошим тоном программирования»<br>«плохим тоном программирования»<br>«запрещено в языках ассемблера»<br>_____ (впечатать правильный вариант без кавычек)                                                                                  | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 157. | сегмент стека<br>программы                 | Для динамического выделения/высвобождения памяти на ассемблере используют<br>«сегмент стека программы»<br>«сегмент кода программы»<br>«сегмент данных программы»<br>_____ (впечатать правильный вариант без кавычек)                                                                                               | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 158. | математический<br>сопроцессор              | Для быстрого расчета вычислительно-сложных функций на языке ассемблера x86, x86_64, как правило, используют<br>«математический сопроцессор»<br>«целочисленное арифметико-логическое устройство»<br>«библиотеку шаблонов языка C++»<br>_____ (впечатать правильный вариант без кавычек)                             | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 159. | команд доступа к<br>портам ввода-вывода    | Низкоуровневый метод доступа к файловой системе на языке ассемблера x86, x86_64, как правило, основан на использовании<br>«команд доступа к портам ввода-вывода»<br>«вызовов стандартной библиотеки языка Си»<br>«вызовов стандартной библиотеки языка Python»<br>_____ (впечатать правильный вариант без кавычек) | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 160. | прерываний                                 | Метод среднего уровня доступа к файловой системе на языке ассемблера x86, x86_64, как правило, основан на использовании<br>«прерываний»<br>«вызовов стандартной библиотеки языка Си»<br>«команд доступа к портам ввода-вывода»<br>_____ (впечатать правильный вариант без кавычек)                                 | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |
| 161. | вызовов стандартной<br>библиотеки языка Си | Высокоуровневый метод доступа к файловой системе на языке ассемблера x86, x86_64, как правило, основан на использовании                                                                                                                                                                                            | ИД-1 ОПК-2<br>ИД-2 ОПК-2 |

|  |  |                                                                                                                                                                     |  |
|--|--|---------------------------------------------------------------------------------------------------------------------------------------------------------------------|--|
|  |  | «прерываний»<br>«вызовов стандартной библиотеки языка Си»<br>«команд доступа к портам ввода-вывода»<br><u>          </u> (впечатать правильный вариант без кавычек) |  |
|--|--|---------------------------------------------------------------------------------------------------------------------------------------------------------------------|--|

## 2. Описание шкалы оценивания

В рамках рейтинговой системы успеваемость студентов по каждой дисциплине оценивается в ходе текущего контроля и промежуточной аттестации. Рейтинговая система оценки знаний студентов основана на использовании совокупности контрольных мероприятий по проверке пройденного материала (контрольных точек), оптимально расположенных на всем временном интервале изучения дисциплины. Принципы рейтинговой системы оценки знаний студентов основываются на требованиях, описанных в Положении об организации образовательного процесса на основе рейтинговой системы оценки знаний студентов в ФГАОУ ВО «СКФУ».

## 3. Критерии оценивания компетенций\*

Оценка **«отлично»** выставляется студенту, если он показывает глубокие и всесторонние знания предмета, аргументировано и логически стройно излагает материал; *умеет* безошибочно и логически обосновать точку зрения; уверенно *владеет* методическими понятиями и принятой символикой.

Оценка **«хорошо»** выставляется студенту, если он показывает твердые знания предмета, аргументировано излагает материал;

*умеет* применять знания для анализа конкретных ситуаций, но при этом незначительно нарушает последовательность изложения материала, дает недостаточно полное, хотя и верное определение понятий;

*владеет* основными методическими понятиями и символикой.

Оценка **«удовлетворительно»** выставляется студенту, если он в основном *знает* предмет, но программный материал излагает фрагментарно и непоследовательно;

*умеет* практически применять свои знания, допускает отдельные ошибки и погрешности при решении задач;

неуверенно *владеет* основными математическими понятиями и применением математической символики.

Оценка **«неудовлетворительно»** выставляется студенту, если он не достаточно усвоил основного содержания предмета и обнаруживает *незнание* большей части учебного материала, допускает грубые ошибки при формулировании определений и понятий;

*не достаточно умеет* логически обоснованно анализировать и решать практические задачи;

*не достаточно владеет* математической символикой и ее грамотным применением.